



## ΤΕΧΝΙΚΑ ΧΑΡΑΚΤΗΡΙΣΤΙΚΑ «Tax Manager New».

### **I. ΓΕΝΙΚΗ ΠΕΡΙΓΡΑΦΗ**

- Μικρό μέγεθος και συμπαγής κατασκευή.
- Πληκτρολόγιο για χειροκίνητη έκδοση ΔΣΥΜ, ΔΗΦΑΣΣ Ζ, προγραμματισμό, ανάγνωση φορολογικής μνήμης.
- Μεγάλη επεξεργαστική ισχύ που παρέχει ασφάλεια και μεγάλες ταχύτητες μεταφοράς και επεξεργασίας.
- Γρήγορος, αθόρυβος, με καθαρή γραφή και μηδαμινό κόστος συντήρησης θερμικός εκτυπωτής.
- EASY LOAD λειτουργία για πολύ εύκολη αντικατάσταση χαρτοταινίας.
- Μπαταρία για αυτόνομη λειτουργία έως 8 ώρες / 700 ΔΦΣΣ ή 1800 ΔΦΣΣ (Συνεχόμενη εκτύπωση). Πλήρης φόρτιση μπαταρίας: 4 ώρες με την εξωτερική παροχή συνδεδεμένη.
- Εύκολη συνδεσιμότητα plug and play (Μηχανισμός FB-50U με ενσωματωμένο usb).
- Ασφαλείς και μεγάλες ταχύτητες επικοινωνίας έως και 115.200 baud rate
- 5425 ΠΑΗΨΣ ΑΝΑ ΗΜΕΡΑ ( ΑΝΑ “ ΔΗΦΑΣΣ Ζ” ) .
- Δεν χρειάζεται επανατροφοδότηση στοιχείων, ακόμα και σε ακραίες περιπτώσεις βλάβης σπος, παρόλα αυτά όμως η λειτουργία επανατροφοδότησης υποστηρίζεται.

### **II. HARDWARE**

#### **1. Επεξεργαστής :**

ΤΥΠΟΣ:LPC2368FBD100 16/32 BIT SINGLE-CHIP

ΕΡΓΟΣΤΑΣΙΟ ΚΑΤΑΣΚΕΥΗΣ: NXP (Ιδρυμένο Από Philips)

Βασικά Χαρακτηριστικά :

- ARM7TDMI-S processor, running at up to 72 MHz.
- Up to 512 kB on-chip flash program memory with In-System Programming (ISP) and In-Application Programming (IAP) capabilities. Flash program memory is on the ARM local bus for high performance CPU access.
- 8/32 kB of SRAM on the ARM local bus for high performance CPU access.
- 16 kB SRAM for Ethernet interface. Can also be used as general purpose SRAM.
- 8 kB SRAM for general purpose DMA use also accessible by the USB.
- Dual Advanced High-performance Bus (AHB) system that provides for simultaneous Ethernet DMA, USB DMA, and program execution from on-chip flash with no contention between those functions. A bus bridge allows the Ethernet DMA to access the other AHB subsystem.
- Advanced Vectored Interrupt Controller (VIC), supporting up to 32 vectored interrupts.

- General Purpose DMA controller (GPDMA) on AHB that can be used with the SSP serial interfaces, the I2S port, and the Secure Digital/MultiMediaCard (SD/MMC) card port, as well as for memory-to-memory transfers.
- Serial interfaces:
  - Ethernet MAC with associated DMA controller. These functions reside on an independent AHB.
  - USB 2.0 full-speed device with on-chip PHY and associated DMA controller (LPC2364/66/68 only).
  - Four UARTs with fractional baud rate generation, one with modem control I/O, one with IrDA support, all with FIFO.
  - CAN controller with two channels (LPC2364/66/68 only).
  - SPI controller.
  - Two SSP controllers, with FIFO and multi-protocol capabilities. One is an alternate for the SPI port, sharing its interrupt and pins. These can be used with the GPDMA controller.
  - Three I2C-bus interfaces (1 with open-drain & 2 with standard port pins).
  - I2S (Inter-IC Sound) interface for digital audio input or output. It can be used with the GPDMA.
- Other peripherals:
  - SD/MMC memory card interface (LPC2367/68 only).
  - 70 general purpose I/O pins with configurable pull-up/down resistors.
  - 10-bit ADC with input multiplexing among 6 pins.
  - 10-bit DAC.
  - Four general purpose timers/counters with a total of 8 capture inputs and 10 compare outputs. Each timer block has an external count input.
  - One PWM/timer block with support for three-phase motor control. The PWM has two external count inputs.
  - Real-Time Clock (RTC) with separate power pin, clock source can be the RTC oscillator or the APB clock.
  - 2 kB SRAM powered from the RTC power pin, allowing data to be stored when the rest of the chip is powered off.
  - WatchDog Timer (WDT). The WDT can be clocked from the internal RC oscillator, the RTC oscillator, or the APB clock.
- Standard ARM test/debug interface for compatibility with existing tools.
- Emulation trace module supports real-time trace.
- Single 3.3 V power supply (3.0 V to 3.6 V).
- Three reduced power modes: idle, sleep, and power-down.
- Four external interrupt inputs configurable as edge/level sensitive. All pins on PORT0 and PORT2 can be used as edge sensitive interrupt sources.
- Processor wake-up from Power-down mode via any interrupt able to operate during Power-down mode (includes external interrupts, RTC interrupt, USB activity, Ethernet wake-up interrupt).
- Two independent power domains allow fine tuning of power consumption based on needed features.

- Each peripheral has its own clock divider for further power saving.
- Brownout detect with separate thresholds for interrupt and forced reset.
- On-chip power-on reset.
- On-chip crystal oscillator with an operating range of 1 MHz to 24 MHz.
- 4 MHz internal RC oscillator trimmed to 1 % accuracy that can optionally be used as the system clock. When used as the CPU clock, does not allow CAN and USB to run.
- On-chip PLL allows CPU operation up to the maximum CPU rate without the need for a high frequency crystal. May be run from the main oscillator, the internal RC oscillator, or the RTC oscillator.
- Boundary scan for simplified board testing is available in LPC2364FET100 and LPC2368FET100 (TFBGA package).
- Versatile pin function selections allow more possibilities for using on-chip peripheral functions.

## **2. ΘΕΡΜΙΚΟΣ ΕΚΤΥΠΩΤΗΣ EASY LOAD:**

ΤΥΠΟΣ: LTPZ245

ΕΡΓΟΣΤΑΣΙΟ ΚΑΤΑΣΚΕΥΗΣ: ΣΕΙΚΟ

Βασικά Χαρακτηριστικά :

- High resolution Printing  
A high-density print head of 8 dots/mm produces clear and precise printing.
- Compact  
Dimensions: W70.1 x D32.7 x H15.3 mm  
Weight: approx. 40 g
- Print speed  
Maximum 75 mm/sec print is available. (Print speed differs depending on working conditions)
- Easy operation  
It is easy to mount thermal paper because the platen can be easily put on and took off.
- Maintenance Free  
No cleaning and maintenance need.
- Low noise  
Thermal line dot print is used to guarantee low-noise print.
- Anti-static electricity function  
All metal parts of the printer can be connected to Frame Ground (FG).  
The secondary radiation can be reduced.

### **3. ΟΘΟΝΗ :**

ΤΥΠΟΣ: LCM1601A-RN-YBS-EE

ΕΡΓΟΣΤΑΣΙΟ ΚΑΤΑΣΚΕΥΗΣ: ELATEC

Χαρακτηριστικά :

ΕΛΛΗΝΙΚΟΙ ΧΑΡΑΚΤΗΡΕΣ

5x7 dots with cursor

16 characters/1line display

4-bit or 8 bit display

Built-in controller

ROHS compliant

### **4. Μπαταρία αυτονομίας :**

Lithium Ion Rechargeable Battery

Model: 103450 7.4V 1600mAh

### **5. Μπαταρία RTC/προστασίας δεδομένων:**

ΕΡΓΟΣΤΑΣΙΟ ΚΑΤΑΣΚΕΥΗΣ: Panasonic

ΤΥΠΟΣ: CR2032

Χαρακτηριστικά :Lithium 3V , 220 mAh

### **6. Flash memory :**

ΕΡΓΟΣΤΑΣΙΟ ΚΑΤΑΣΚΕΥΗΣ: Atmel

ΤΥΠΟΣ: AT45DB041B

4-megabit 2.5-volt or 2.7-volt DataFlash

### **7. ΦΟΡΟΛΟΓΙΚΗΣ ΜΝΗΜΗΣ CHIP :**

ΕΡΓΟΣΤΑΣΙΟ ΚΑΤΑΣΚΕΥΗΣ: HOLTEK

ΤΥΠΟΣ: HT25LC512 64K x 8-Bit (512K-bit) SPI Serial OTP EPROM

Στην πλακέτα της φορολογικής συμπεριλαμβάνονται 2 chip συνολικής χωρητικότητας (1024K-bit)

### **III. ΠΑΡΕΛΚΟΜΕΝΑ ΤΟΥ ΠΡΟΙΟΝΤΟΣ ΜΕ ΤΗΝ ΕΜΠΟΡΙΚΗ ΟΝΟΜΑΣΙΑ «Tax Manager New»**

#### **1. ΗΛΕΚΤΡΙΚΗ ΤΡΟΦΟΔΟΣΙΑ**

Η τροφοδοσία της συσκευής γίνεται με εξωτερικό switching τροφοδοτικό, με το αντίστοιχο καλώδιο για την σύνδεση του στη συσκευή και αντίστοιχο καλώδιο για την σύνδεση του στην πηγή παροχής ηλεκτρικού ρεύματος, τα οποία συνοδεύουν, έτοιμα για λειτουργία, το προϊόν

#### **2. ΚΑΛΩΔΙΟ ΣΥΝΔΕΣΗΣ ΜΕ Η/Υ (USB)ΚΑΙ ΚΑΛΩΔΙΟ ΣΥΝΔΕΣΗΣ ΓΙΑ ΑΝΑΓΝΩΣΗ ΤΗΣ ΦΟΡΟΛΟΓΙΚΗΣ ΜΝΗΜΗΣ (RS232)**

Συνοδεύεται με ένα κατάλληλο καλώδιο USB για την σύνδεση του μηχανισμού με την θύρα ΕΘΕΔ και την θύρα USB του Η/Υ και επίσης με ένα κατάλληλο καλώδιο για την σύνδεση του μηχανισμού με την θύρα ΘΑΦΜ και την θύρα RS232 του Η/Υ.